四、中文創作摘要 (創作之名稱:通信週邊自動葬線器結構)

一種通信週邊自動尋線器結構,主要係設有一單晶微處理器,使該微處理器分別連接於振鈴、待機、使用等偵測電路,以及兩雙接點繼電器,並使該兩繼電器之常開、常閉接點分別連接於電話線及話機,俾藉由該微處理器領測振鈴信號後,自動切換至未使用之電話線,以供電話機接聽,且於電話機使用中時,藉由繼電器的切換,構成忙線之提示,以達到不佔線之功能者。

英文創作摘要 (創作之名稱:)



五、創作說明(1)

本創作係有關一種通信週邊自動尋線器結構,尤指一種自動偵測電話外線使用狀態,以構成不佔線功效之尋線結構。

接;一般之多電話線於使用時,通常係採總機方式構成外線之切換,使總機自動選擇未使用之外線,此種總機結構由於設備較為龐大且價格較為昂貴。對於一般僅使用雙線之住家中並不適用,而對於一般之住家若欲由話機自動葬線則於目前產品中並不存在,因此,只能以不同話機連接不同之外線,造成使用上的不便。

是人,本創作之主要目的,即在提供一種通信週邊自動學線器結構,係設有一單晶微處理器,使該領電路外線、待機、使用等偵測電路,並使該等電路火燒。 實際學療器之接點連接於話機、並使話機連接於微處理器人,並使話機達接於微處理器人,並使話機連接於微處理器的使 中當話機於使用、待機或來電時,得以藉由微處理器的偵測驅動繼電器以構成接點的切換,以達到自動偵測外線之使用狀態,構成不佔線之功效。

★ 本創作之主要特點及其新穎性,將於配合以下所附圖式實施例之詳細說明而更趨明瞭,如圖所示:

第一圖係本創作之電路方塊圖。

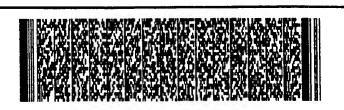
第二圖係本創作之較佳實施例電路圖。

圖號說明:

11·微處理器 15·話機狀態偵測電路

23 · 中心接點 12 · 振鈴偵測電路





五、創作說明 (2)

16、17·電話外線 30·第二繼電器

13·待機偵測電路 20·第一繼電器

31・常閉接點 14・使用偵測電路

2.1、2.2・接點 3.2・中心接點

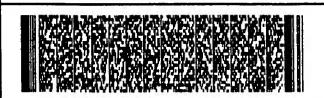
33·常開接點 18·忙線顯示電

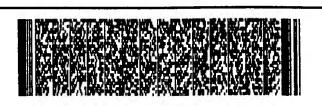
4 0 · 話機

請同時參閱第一、二圖,本創作主要係設有一單晶微處理器11,使該微處理器11連接於兩振鈴偵測電路12、兩待機偵測電路13及兩使用偵測電路14,以及話機狀態偵測電路15;

其中,該等振鈴偵測電路12、待機偵測電路13及,使用偵測電路14係分別連接於兩電話外線16、17連接於第一繼電器20之接點23則連接於第一繼電器30之常開接點31,並使該第二繼電路15次第一機40及話機以15級第二繼電路15次第一級第一、第二繼電器20、30之控制點則分別連接機40及話機以15級第一次第二繼電器20、30之控制點則分別連接於一位線顯示電路18;

藉由前述構件之組合,當外線16、17有來電信號時,其振鈴將由振鈴偵測電路12測知,並於話機40接聽後,繼電器20、30自動切換於另一條空線,而當另一話機40選擇同一外線時,藉由待機偵測電路13及使用偵測電路14的偵測,經微處理器11可於忙線顯示電





五、創作說明 (3)

路18產生提示作用,以達到不佔線之功能。

綜上所述,本創作以不同之偵測電話配合雙繼電器的 切換,使電話線構成自動偵測電話外線使用狀態,以達到 不佔線之功能,為一實用之設計,誠屬一俱新穎性之創作 ,爰依法提出專利申請,祈 鈞局予以審查,早日賜准專 利,至感德便。



六、申請專利範圍

2·如申請專利範圍第1項所述之通信週邊自動尋線器結構,在其中,該第二繼電器之常開接點,係連接有一忙線顯示電路,以構成忙線狀態之提示。

